Guía de referencia sobre microcontroladores



potencia externos.

PWM

El bloque de modulación por ancho de pulsos (PWM) permite que la CPU controle conversores de potencia, cargas resistivas, motores, etc., sin tener que usar muchos recursos de la CPU en un bucle temporizador eficiente

Ejemplos: Y = 4, 8, 16, 32 bits (ancho del bus)

X	Ejemplo de núcleo de CPU	Ejemplo de MCU
4 bits	Samsung SAM47	Samsung S3C7(KS57)
8 bits	AVR Atmel, de Microchip	AVR DB de Microchip
16 bits	TI MSP430	TI MSP430
32 bits	Infineon TriCore	Infineon Aurix
ARM Cortex	M4	STM32WLE5/E4xx

